

2)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2003年10月16日 (16.10.2003)

PCT

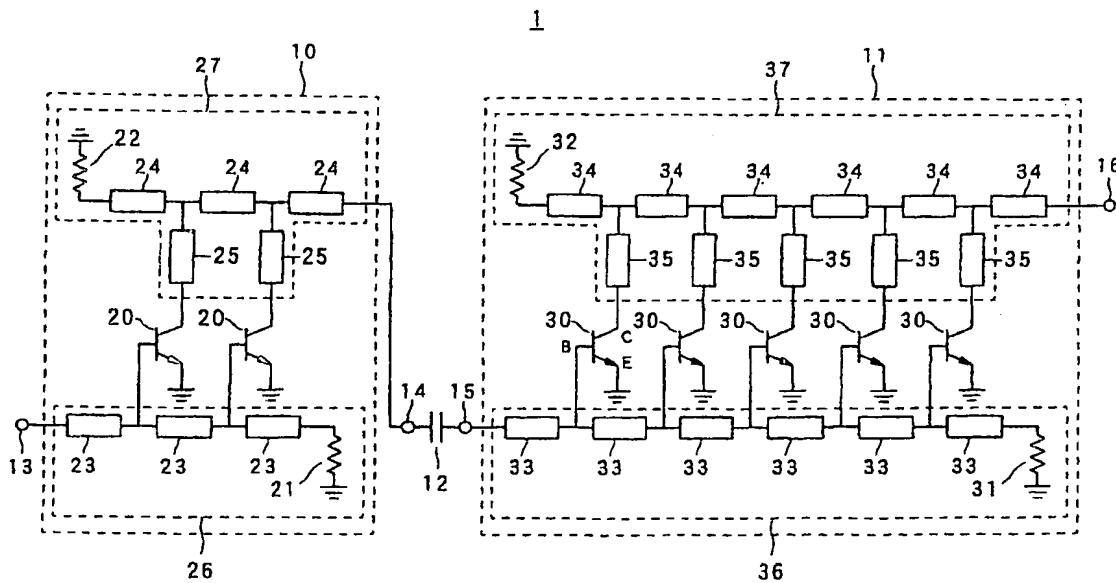
(10) 国際公開番号
WO 03/085823 A1

- (51) 国際特許分類⁷: H03F 3/60, 3/68, H03H 11/28 (72) 発明者; および
(21) 国際出願番号: PCT/JP03/03851 (75) 発明者/出願人 (米国についてののみ): 鈴木 康之
(22) 国際出願日: 2003年3月27日 (27.03.2003) (SUZUKI, Yasuyuki) [JP/JP]; 〒108-8001 東京都 港区
(25) 国際出願の言語: 日本語 (74) 代理人: 丸山 隆夫 (MARUYAMA, Takao); 〒170-0013
(26) 国際公開の言語: 日本語 東京都 豊島区 東池袋2-38-23 SAMビル 3階 丸山特許
(30) 優先権データ: 特願2002-104707 2002年4月8日 (08.04.2002) JP 事務所内 Tokyo (JP).
(71) 出願人 (米国を除く全ての指定国について): 日本電気
株式会社 (NEC CORPORATION) [JP/JP]; 〒108-8001
東京都 港区 芝五丁目7番1号 Tokyo (JP). (81) 指定国 (国内): AE, AG, AL, AU, BA, BB, BR, BZ, CA,
CN, CO, CR, CU, DM, DZ, EC, GD, GE, HR, HU, ID, IL,
IN, IS, KP, KR, LC, LK, LR, LT, LV, MA, MG, MK, MN,
MX, NI, NO, NZ, OM, PH, PL, RO, SC, SG, TN, TT, UA,
US, UZ, VC, VN, YU, ZA.

[続葉有]

(54) Title: SIGNAL AMPLIFIER AND INTEGRATED CIRCUIT

(54) 発明の名称: 信号増幅器および集積回路



(57) Abstract: A signal amplifier and an integrated circuit capable of obtaining a high gain and high output in a wide range. The signal amplifier includes a pre-stage circuit for inputting a signal from outside and a post-stage circuit for amplifying the signal output from the pre-stage circuit and outputting it. The input impedance of the pre-stage circuit and the output impedance of the post-stage circuit are set so as to match with an external impedance within a frequency range of one digit or above. The output impedance of the pre-stage circuit and the input impedance of the post-stage circuit are set so as to match with an impedance lower than the output impedance of the post-stage circuit.

(57) 要約: より広い帯域にわたって高い利得と高出力を得ることが可能な信号増幅器および集積回路を提供する。外部からの信号を入力する前段回路と、前記前段回路から出力された信号を増幅し出力する後段回路と、を備える信号増幅器であって、

[続葉有]

BEST AVAILABLE COPY

WO 03/085823 A1



(84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア特許 (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ特許 (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI 特許 (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2 文字コード及び他の略語については、定期発行される各 *PCT* ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

BEST AVAILABLE COPY

1 桁以上の周波数範囲で前記前段回路の入カインピーダンスおよび前記後段回路の出カインピーダンスが、外部インピーダンスと整合するように設定されており、前記前段回路の出カインピーダンスと、後段回路の入カインピーダンスとが、前記後段回路の出カインピーダンスより低いインピーダンスで整合するように設定されているように構成する。